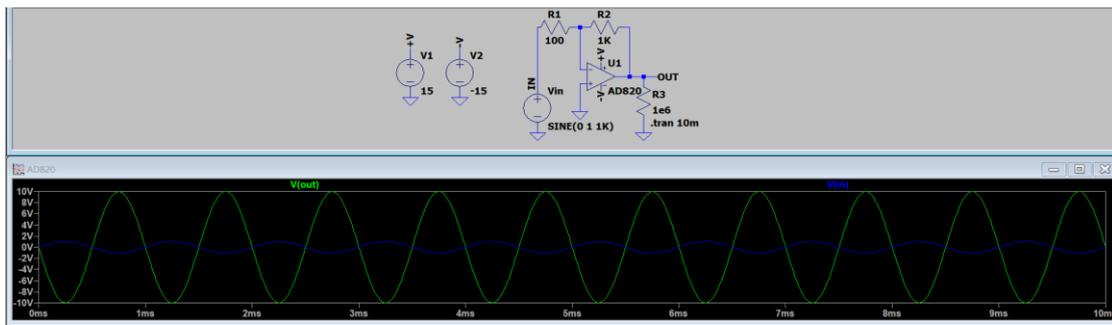
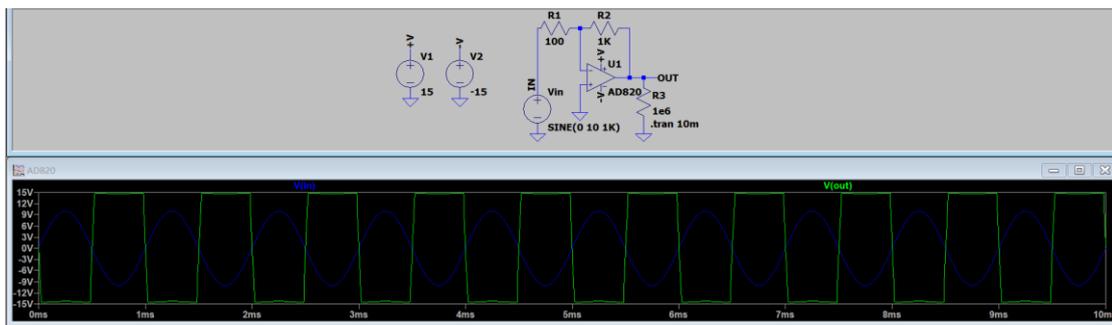
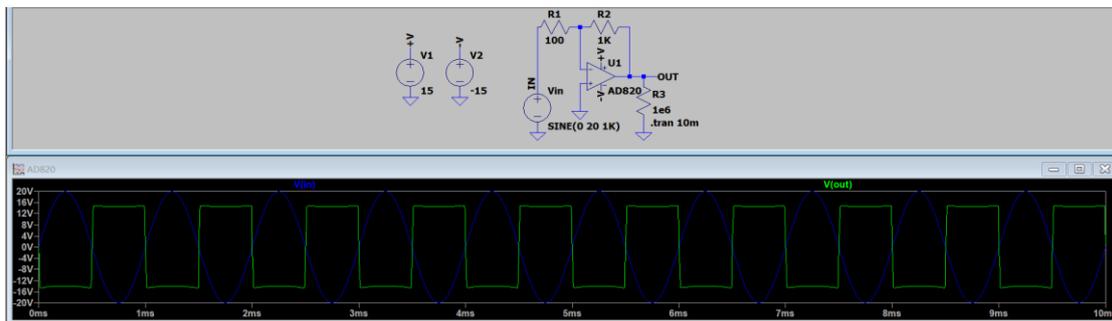


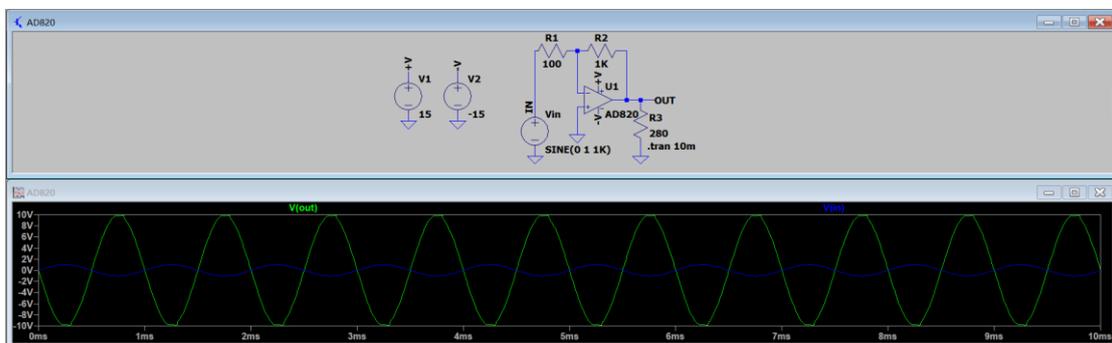
1.

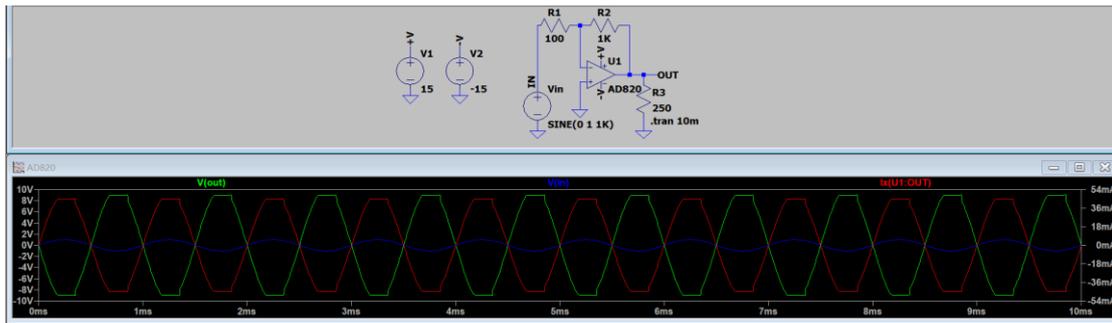


2. On donne la tension entrée égal à 10V ou 20V. On peut voir que la tension de sortie est toujours saturé à 15V, il est cohérent.

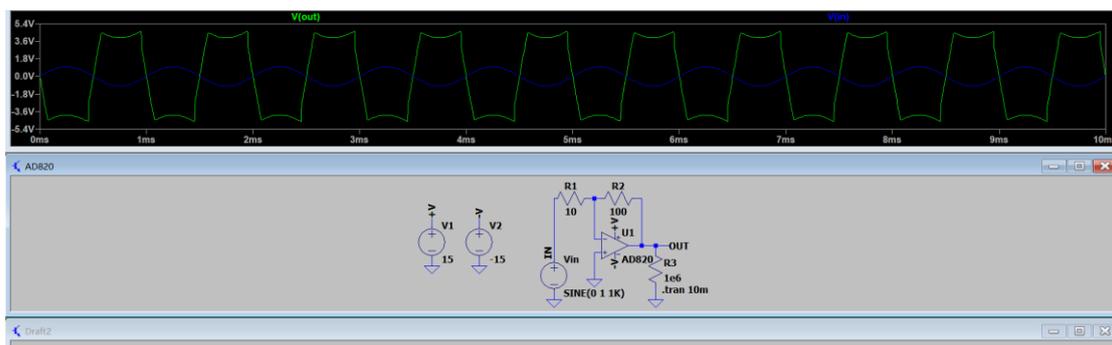


3. Quand la résistance de charge diminue à environ 280 Ω il apparait la distorsion. Et on donne la résistance de charge comme 250 Ω on peut trouver que le courant sortie maximal est environ 44mA.

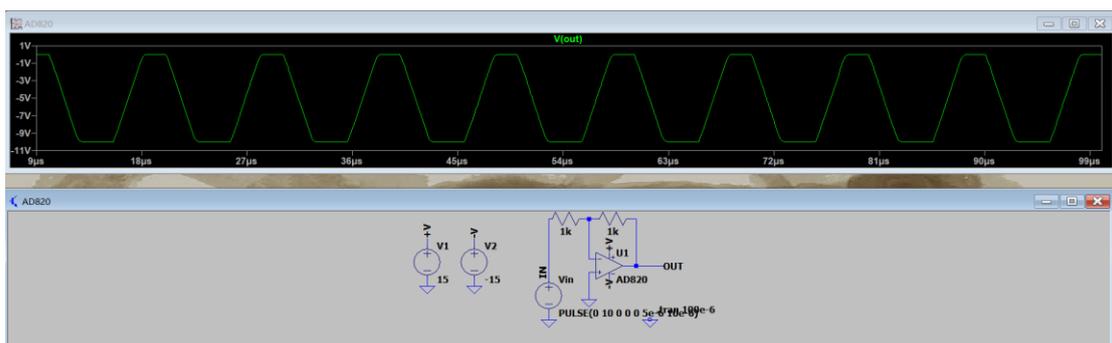




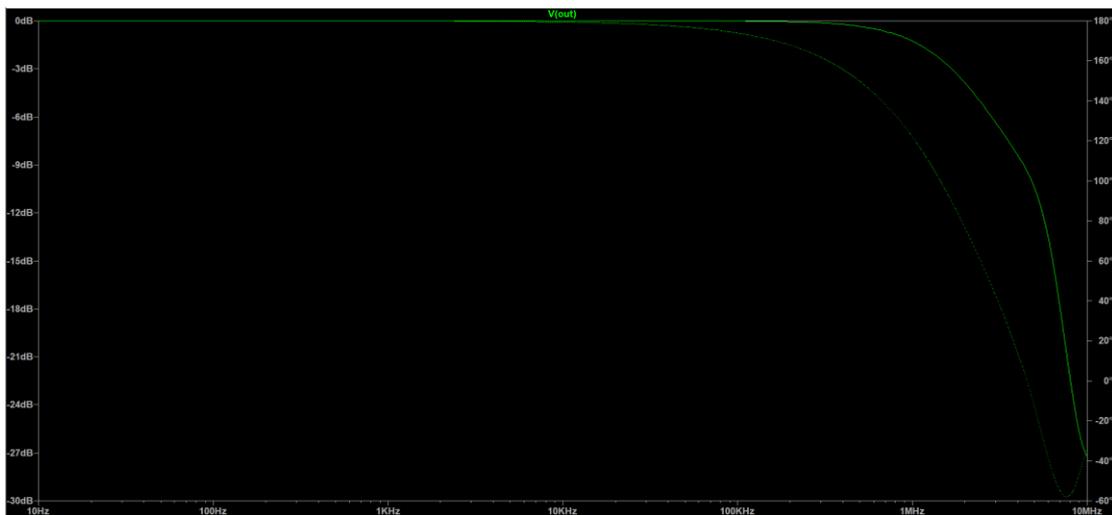
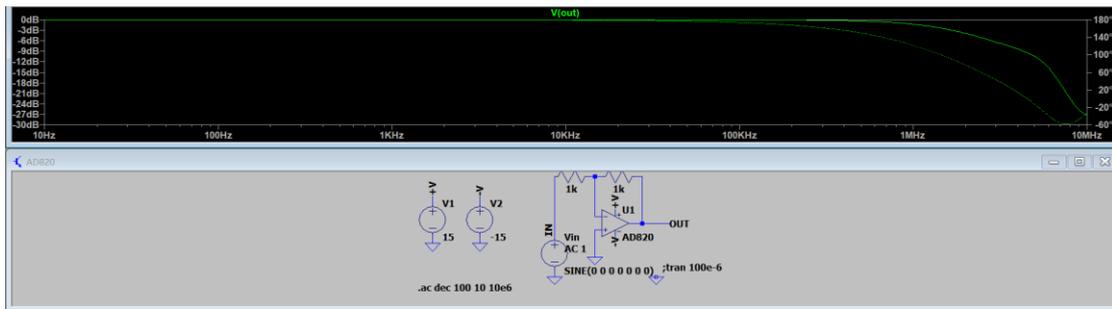
4. On peut voir que la tension sortie est saturé à environ 4.4V, et le current est saturé aussi et on peut calculer que $4.4V/44mA = 100\Omega$. Donc la tension est saturé parce que le current est saturé.



5. On peut voir que le Slew Rate à la fiche technique du constructeur est $3 V/\mu s$. Et on peut estimer que le Slew Rate de la simulation est environ $10V/3\mu s = 3.33V/\mu s$.

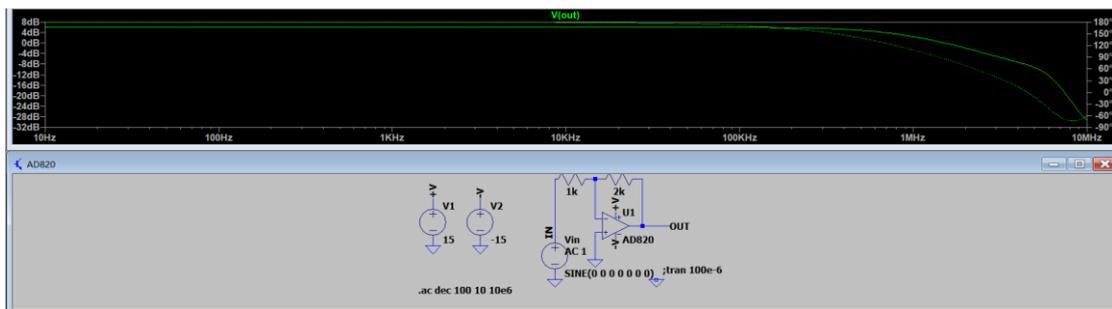


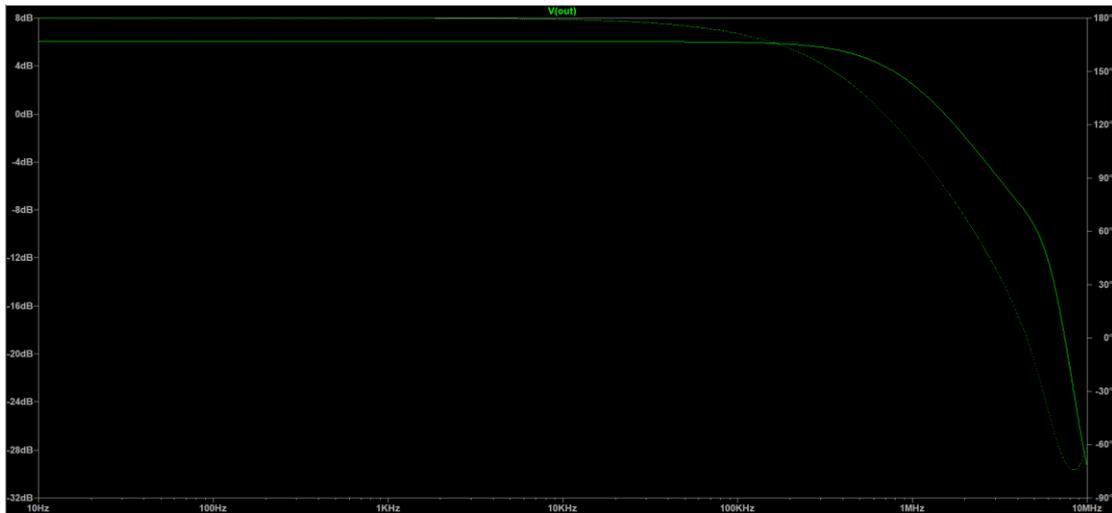
6. La bande passante à -3dB dans la graphique est environ 2MHz. Et celle dans la fiche technique est 1.9MHz.



7. On peut estimer que la bande passante à -3 dB est 1.6MHz.

Pour le gain =1, alors on a $A_0 \cdot f_c = 700k$; Pour gain = 2 alors on a $A_0' \cdot f_c = 740k$. Ce sont environ la meme.





8. On peut voir que il est -93dB quand la fréquence est 3kHz, et il est 20dB quand la fréquence est 10kHz et -60dB quand il est 30kHz. Il est un peu moins que celle dans la fiche.

