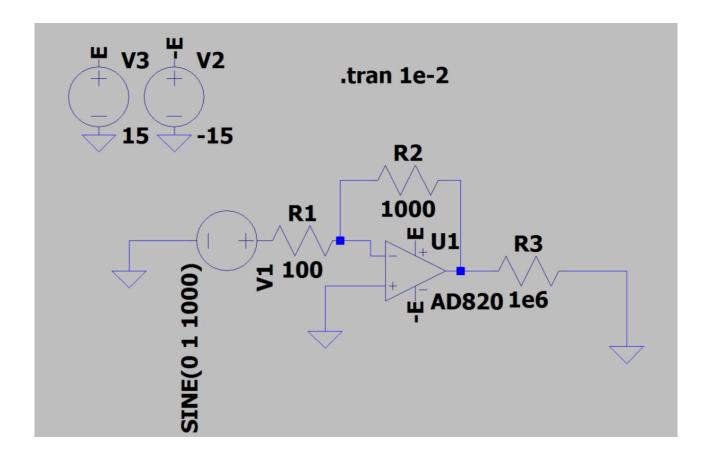
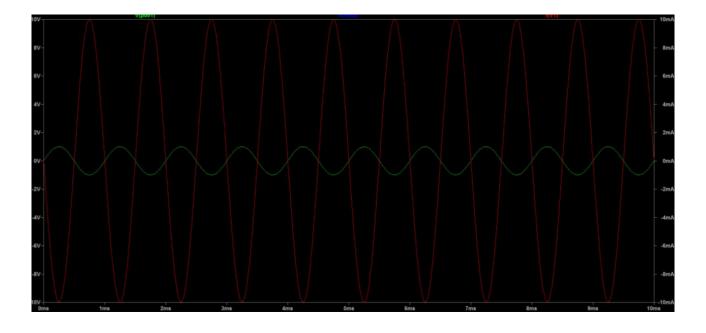
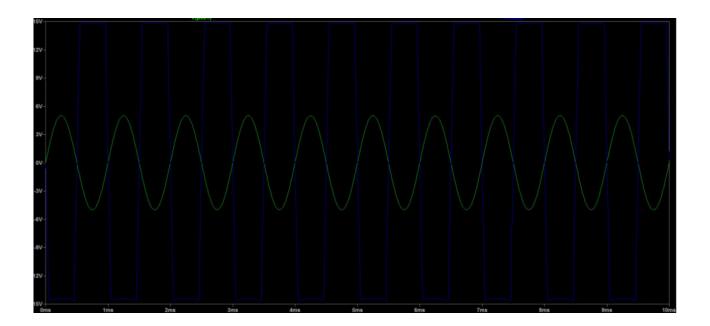
Q1. On fait la simulation de l'amplificateur opérationnel AD820 dans LTspice comme suivant:



On obtient une image suivante,qui indique la relation entre Ve(vert) et Vs(Rouge), Vs est 10 fois de Ve, de plus, les 2 sont opposés.

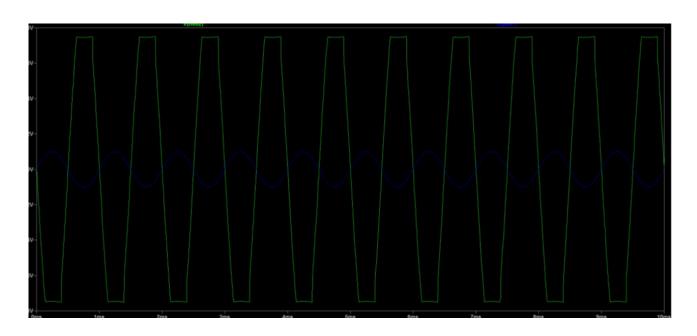


On a la valeur de Ve 5V, et on peut observer qu'il existe la phénomène de saturation en comparant Ve(vert) et Vs(bleu). Theoriquement, la valeur de saturation est 15V, il est cohérant avec Vs en simulation.

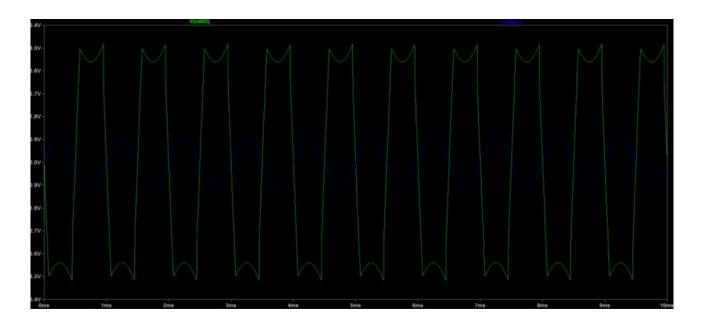


Q3 On change la valeur de R3 de 1e6ohm à 200ohm, et on peut trouver qu'il y a une distorsion non négligeable.

Maintenant, le i_s =10V/200ohm=0.05A=50mA, on cherche dans les documents et on observe que le short-circuit current de AD820A et AD820B est 45mA, 50mA>45mA.

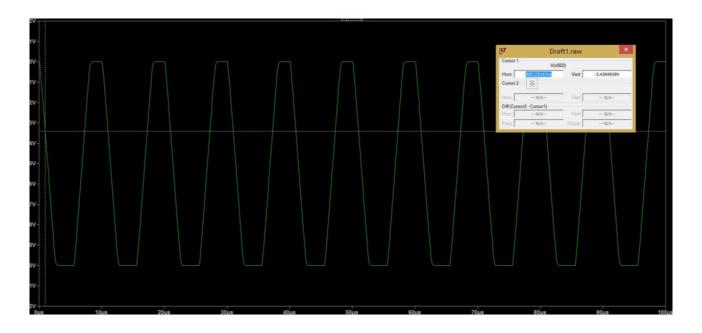


Q4
Dans notre cas R1=100ohm et R2=1000ohm, maintenant onréduit R1 et R2, mais R2/R1 reste 10, on choit R1=10ohm et R2=100ohm, et le Vs déforme beaucoup, ce que indique l'importance de choix des résistances.

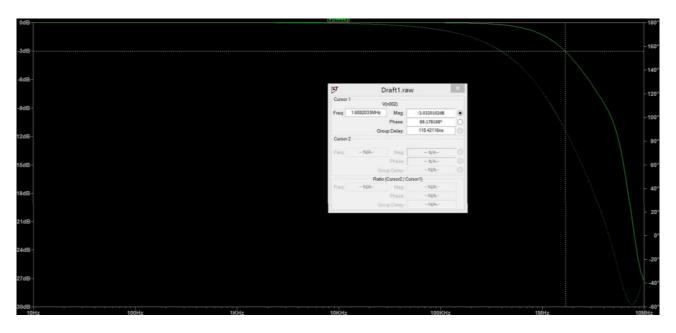


Q5

On peut choisir l'horizon vers $1\mu s$, et on obtient le slew rate est vers $-3.42V/\mu s$. Dans les documents, le slew rate est $3.42V/\mu s$.



On dessine l'image de Vs qui donne:



d'après l'image, la bande passante à -3dB est de 10Hz à 1.688MHz. D'après les documents, on trouve que la valeur est 1.9MHz.